

# **Journées VLSI / PCB / FPGA 2008**

## **Rapport sur les contributions**

ID de Contribution: **0**

Type: **Non spécifié**

## **ASIC 1**

*mardi 3 juin 2008 09:15 (3 heures)*

Demi-journée n°1 dédiée aux ASIC.

ID de Contribution: **1**

Type: **Non spécifié**

## **ASIC 2**

*mardi 3 juin 2008 14:15 (2h 45m)*

Demi-journée n°2 dédiée aux ASIC.

ID de Contribution: 2

Type: **Non spécifié**

## Pause déjeuner

ID de Contribution: 3

Type: **Non spécifié**

# Accueil

ID de Contribution: 4

Type: **Non spécifié**

## **ASIC 3**

*mercredi 4 juin 2008 09:15 (3 heures)*

Demi-journée n°3 dédiée aux ASIC.

ID de Contribution: 5

Type: **Non spécifié**

## **PCB et Outils**

*mercredi 4 juin 2008 14:15 (2h 45m)*

Demi-journée dédiée aux PCB et outils CAO.

ID de Contribution: **6**

Type: **Non spécifié**

## **FPGA**

*jeudi 5 juin 2008 09:15 (3 heures)*

Demi-journée dédiée aux FPGA.