

88: standard electronic -> pas vraiment standard, puisque les gassiplex sont des ASICs. Je remplacerai "standard" par "off-detector"

121: en toute rigueur, en "ILC mode", on ne va pas attendre que la mémoire soit pleine pour lire, mais on forcera la lecture entre chaque train

159: tu mélanges le test des chips après fabrication, où seuls 2 points sont pris (cf wiki), afin de tester s'ils fonctionnent ou non (et qui donne un yield de 96.5% sur le premier run et 94.7% sur le second run)

(<https://indico.in2p3.fr/getFile.py/access?contribId=19&resId=0&materialId=slides&confId=6821>)

172: noise -> noise rms

173: before *soldering* of the chip...

174: attention, le fait de câbler l'ASIC sur le PCB ajoute du bruit, puisque l'on ajoute la capa anode/masse sur l'entrée, qui est la source principale de bruit. Il faut préciser que les mesures avant câblage ont été faites avec un condensateur équivalent à la capacité détecteur branché aux entrées de l'ASIC.

242: manque la référence

275: la raison du délai n'est pas seulement le peaking time du m2 (200 ns vs 1.5 us !), mais aussi que l'on veut aussi enregistrer ce qui se passe après (Δt) pour vérifier la qualité des données. Le peaking time des gassiplex est 1.2 us.

423: d'après mes mesures, le gain de la chaîne analogique est 0.2 fC/ADC_count. Est-ce compatible ? Si oui, ce serait bien de le préciser.

426: a certain programmable delay -> an external programmable delay