



ID de Contribution: 76

Type: Non spécifié

L'architecture Cell pour QCD sur réseau : vers le pétaFLOP ?

lundi 29 septembre 2008 16:45 (20 minutes)

Une étude portant sur la réalisation d'un nouvel ordinateur dédié aux calculs de simulation Lattice QCD est actuellement en cours au LAL, au sein d'un consortium pluridisciplinaire regroupant 9 labos (IN2P3, CNRS, CEA, INRIA), depuis un an environ. Cette action est financée par un projet ANR.

Dans ce cadre, une des architectures explorées est le nouveau processeur Cell (IBM), et un banc de test composé de 16 de ces processeurs a été construit au CCIN2P3 pour y investiguer en détails l'implantation du programme HMC (collaboration ETMC).

Author: GROSDIDIER, Gilbert (LAL)

Orateur: GROSDIDIER, Gilbert (LAL)

Classification de Session: Informatique IN2P3 IRFU