

SOCLE CLERMONT

lundi 19 novembre 2007

R&D détecteur de vertex - Amphithéâtre de Recherche - pôle Physique (14:30 - 15:30)

| time | [id] title | presenter |
|-------|--|------------------|
| 14:30 | [29] Optimisation des CMOS pour le VDET | WINTER, Marc |
| 14:50 | [31] Intregation aspects of CMOS sensors on ladder | BATTAGLIA, Marco |