

Journées VLSI

**Rapport sur les
contributions**

ID de Contribution: 1

Type: **Non spécifié**

Club 0.35 et 0.13 - Présentation des activités de OMEGA

mardi 22 juin 2010 09:30 (20 minutes)

Orateur: CHRISTOPHE DE LA TAILLE

ID de Contribution: 2

Type: **Non spécifié**

SPACIROC

mardi 22 juin 2010 09:50 (20 minutes)

Orateur: SALLEH AHMAD - OMEGA/LAL

ID de Contribution: 3

Type: **Non spécifié**

OMEGAPIX

mardi 22 juin 2010 10:10 (20 minutes)

Orateur: DAMIEN THIENPONT - OMEGA/LAL

ID de Contribution: 4

Type: **Non spécifié**

MAROC3

mardi 22 juin 2010 10:30 (20 minutes)

Orateur: SYLVIE BLIN - OMEGA/LAL

ID de Contribution: 5

Type: **Non spécifié**

PARISROC

mardi 22 juin 2010 10:50 (20 minutes)

Orateur: FRÉDÉRIC DULUCQ - OMEGA/LAL

ID de Contribution: 6

Type: **Non spécifié**

TDC du circuit PARISROC2 du Pôle Omega pour le projet PMm2

mardi 22 juin 2010 11:30 (20 minutes)

Orateur: SÉBASTIEN DROUET - OMEGA/IPNO

ID de Contribution: 7

Type: **Non spécifié**

La mesure de temps au LPC

mardi 22 juin 2010 11:50 (25 minutes)

Orateur: LAURENT LETERRIER - LPC CAEN

ID de Contribution: 8

Type: **Non spécifié**

USB Wave Catcher : vers la mesure de temps à la picoseconde à l'aide de mémoires analogiques rapides

mardi 22 juin 2010 12:15 (25 minutes)

Orateur: D. BRETON , J. MAALMI - LAL ORSAY

ID de Contribution: 9

Type: **Non spécifié**

GLOP : un TDC 16 voies 200ps à fort taux de comptage pour SuperB

mardi 22 juin 2010 12:40 (15 minutes)

Orateur: C. BEIGBEDER, J. MAALMI - LAL ORSAY

ID de Contribution: **10**

Type: **Non spécifié**

Prochaines étapes des capteurs CMOS

mardi 22 juin 2010 14:15 (20 minutes)

Orateur: CHRISTINE HU - IPHC, STRASBOURG

ID de Contribution: **11**

Type: **Non spécifié**

Mimosa26 - Ultimate

mardi 22 juin 2010 14:35 (20 minutes)

Orateur: ISABELLE VALIN - IPHC, STRASBOURG

ID de Contribution: **12**

Type: **Non spécifié**

ADC Pixels

mardi 22 juin 2010 14:55 (20 minutes)

Orateur: FRÉDÉRIC MOREL - IPHC, STRASBOURG

ID de Contribution: 13

Type: **Non spécifié**

3D-CMOS monolithic 3-bit resolution pixel sensor with fast digital pipelined readout

mardi 22 juin 2010 15:15 (20 minutes)

Orateur: OLAV TORHEIM - IPHC, STRASBOURG

ID de Contribution: 14

Type: **Non spécifié**

IMOTEP-AD

mardi 22 juin 2010 15:35 (20 minutes)

Orateur: XIAO-CHAO FANG -IPHC, STRASBOURG

ID de Contribution: 15

Type: **Non spécifié**

Circuits SX0et SX1 pour les microcaméras Cdte

mardi 22 juin 2010 16:15 (20 minutes)

Orateur: ALICJA MICHALOWSKA, OLIVIER GEVIN - IRFU, SACLAY

ID de Contribution: **16**

Type: **Non spécifié**

Circuit SCOTT pour KM3Net

mardi 22 juin 2010 16:35 (25 minutes)

Orateur: FABRICE GUILLOUX - IRFU, SACLAY

ID de Contribution: 17

Type: **Non spécifié**

Circuit NECTAR

mardi 22 juin 2010 17:00 (15 minutes)

Orateur: ERIC DELAGNES - IRFU, SACLAY

ID de Contribution: **18**

Type: **Non spécifié**

Circuit AGET pour la lecture des TPCs pour la physique nucléaire

mardi 22 juin 2010 17:15 (20 minutes)

Orateur: PASCAL BARON, ERIC DELASGNE - IRFU, SACLAY

ID de Contribution: 19

Type: **Non spécifié**

Electronique cryogénique pour le spectro- imageur X du satellite IXO

mardi 22 juin 2010 17:35 (20 minutes)

Orateur: XAVIER DE LA BROISE - IRFU, SACLAY

ID de Contribution: **20**

Type: **Non spécifié**

Présentation du RFID et un exemple d'application

mardi 22 juin 2010 17:55 (30 minutes)

Orateur: MIND, ARCHAMPS

ID de Contribution: 21

Type: **Non spécifié**

Circuit de Lecture de Photodiode pour Calibration Photométrique

mercredi 23 juin 2010 09:15 (20 minutes)

Orateur: YIXIAN GUO - LPNHE, PARIS7

ID de Contribution: 22

Type: **Non spécifié**

Electronique de lecture des microstrips en silicium en IBM 130 nm

mercredi 23 juin 2010 09:00 (15 minutes)

Orateur: RACHID SEFRI - LPNHE, PARIS7

ID de Contribution: 23

Type: **Non spécifié**

Microélectronique au LAPP

mercredi 23 juin 2010 09:35 (20 minutes)

Orateur: RENAUD GAGLIONE - LAPP, ANNECY

ID de Contribution: 24

Type: **Non spécifié**

R et D 0.13 IBM au pole MICRHAU

mercredi 23 juin 2010 09:55 (20 minutes)

Orateur: HERVÉ MATHEZ - MICHRAU

ID de Contribution: 25

Type: **Non spécifié**

Lien série 1 Gbit/s pour SLHC/3D

mercredi 23 juin 2010 10:15 (20 minutes)

Orateur: MILA LAMOURET - MICHRAU

ID de Contribution: 26

Type: **Non spécifié**

Circuit Digital pour SLHC

mercredi 23 juin 2010 10:55 (20 minutes)

Orateur: YANNICK ET HERVÉ CHANNAL - MICHRAU

ID de Contribution: 27

Type: **Non spécifié**

Circuit de lecture pour Hodoscope

mercredi 23 juin 2010 11:15 (20 minutes)

Orateur: DENG SHIMMING - MICHRAU

ID de Contribution: 28

Type: **Non spécifié**

Circuit de lecture pour la nouvelle génération de calorimètre électromagnétique

mercredi 23 juin 2010 11:35 (20 minutes)

Orateur: JONATHAN BONARD - MICHRAU

ID de Contribution: 29

Type: **Non spécifié**

Resultats des tests ADC 100 MHz

mercredi 23 juin 2010 11:55 (20 minutes)

Orateur: SEBASTIEN CRAMPON - MICHRAU

ID de Contribution: **30**

Type: **Non spécifié**

Circuits R&D pour sATLAS

mercredi 23 juin 2010 12:15 (20 minutes)

Orateur: XAY SOUMPHOLPHAKDY - MICHRAU

ID de Contribution: 31

Type: **Non spécifié**

8Gbps Track & hold en technologie CMOS 65nm

mercredi 23 juin 2010 12:35 (20 minutes)

Orateur: PATRICK HELLMUTH - CENBG, BORDEAUX

ID de Contribution: 32

Type: **Non spécifié**

Développements microélectroniques au CPPM

mercredi 23 juin 2010 14:15 (15 minutes)

Orateur: PATRICK PANGAUD - CPPM, MARSEILLE

ID de Contribution: 33

Type: **Non spécifié**

Développements effectués en technologie 130 nm dans le cadre du chip FEI4

mercredi 23 juin 2010 14:30 (25 minutes)

Orateur: DENIS FOUGERON - CPPM, MARSEILLE

ID de Contribution: 34

Type: **Non spécifié**

Résultats de test des circuits en technologie 3-D pour l'upgrade de ATLAS

mercredi 23 juin 2010 14:55 (20 minutes)

Orateur: RICHUNG FEI - CPPM, MARSEILLE

ID de Contribution: 35

Type: **Non spécifié**

Thématiques pluridisciplinaires au CPPM : Projet Curvace

mercredi 23 juin 2010 15:15 (20 minutes)

Orateur: STÉPHANIE GODIOT - CPPM, MARSEILLE

ID de Contribution: 36

Type: **Non spécifié**

R&D matrices de diodes PIN pour ILC

mercredi 23 juin 2010 15:35 (20 minutes)

Orateur: RÉMI CORNAT - LLR, PALAISEAU

ID de Contribution: 37

Type: **Non spécifié**

System In Package - entre VLSI, PCB et aspects 3D

mercredi 23 juin 2010 16:15 (50 minutes)

Orateur: PATRICK DOS SANTOS - CADENCE

ID de Contribution: 38

Type: **Non spécifié**

PCB de grande taille et pcb complexes

mercredi 23 juin 2010 17:05 (15 minutes)

Orateur: WILLIAM TROMEUR - IPNL, LYON

ID de Contribution: 39

Type: **Non spécifié**

Fev7 - ILC eCal Front End Electelectronics

mercredi 23 juin 2010 17:20 (20 minutes)

Orateurs: JULIEN FLEURY - OMEGA/IN2P3; STÉPHANE CALLIER - OMEGA/IN2P3

ID de Contribution: 40

Type: **Non spécifié**

JEM-EUSO

mercredi 23 juin 2010 17:40 (20 minutes)

Orateur: PIERRE BARRILLON - OMEGA/LAL

ID de Contribution: 41

Type: **Non spécifié**

"AGATA : production de 34 cartes Carrier de preprocessing. *C. Oziol*, F. Salomon, KMM Tun-Lanoe"

jeudi 24 juin 2010 09:00 (20 minutes)

Orateur: CHRISTOPHE OZIOL - IPNO, ORSAY

ID de Contribution: 42

Type: **Non spécifié**

AsAd le module front-end de GET

jeudi 24 juin 2010 11:20 (20 minutes)

Orateur: JÉRÔME PIBERNAT - CENBG, BORDEAUX

ID de Contribution: 43

Type: **Non spécifié**

Carte d'acquisition 256 voies pour un PET

jeudi 24 juin 2010 09:40 (20 minutes)

Orateur: CHRISTIAN FUCHS - IPHC, STRASBOURG

ID de Contribution: 44

Type: **Non spécifié**

Système d'acquisition utilisant une transmission TCP Gigabit pour un PET

jeudi 24 juin 2010 10:00 (20 minutes)

Orateur: PATRICK BARD - IPHC, STRASBOURG

ID de Contribution: 45

Type: **Non spécifié**

Système d'acquisition PXIe pour EUDET : vers une programmation Labview des FPGA

jeudi 24 juin 2010 10:20 (20 minutes)

Orateur: CAYETANO SANTOS - IPHC, STRASBOURG

ID de Contribution: 46

Type: **Non spécifié**

Utilisation d'un FPGA dans l'expérience Mighty Laser.

jeudi 24 juin 2010 11:00 (20 minutes)

Orateur: DIDIER JEHANNO - LAL, ORSAY

ID de Contribution: 47

Type: **Non spécifié**

Une interface USB normalisée "Plug and Play" en 480 M bits/s

jeudi 24 juin 2010 09:20 (20 minutes)

Orateur: J. MAALMI - LAL, ORSAY

ID de Contribution: 48

Type: **Non spécifié**

Une chaîne d'acquisition très haut débit à base de Stratix II GX pour la radio astronomie

jeudi 24 juin 2010 11:40 (20 minutes)

Orateur: D. CHARLET, C. BEIGBEDER -LAL, ORSAY

ID de Contribution: 49

Type: **Non spécifié**

Trigger générique VME

jeudi 24 juin 2010 12:00 (15 minutes)

Orateur: ALBERT LECONTE - LPC, CAEN

ID de Contribution: 50

Type: **Non spécifié**

Utilisation des liens séries rapides avec les FPGA

jeudi 24 juin 2010 12:15 (20 minutes)

Orateur: NICOLAS LETENDRE - LAPP, ANNECY

ID de Contribution: 51

Type: **Non spécifié**

DCC pour DHCAL Calice, un projet autour du partage de code

jeudi 24 juin 2010 12:35 (20 minutes)

Orateur: FRANCK GASTALDI - LLR, PALAISEAU

ID de Contribution: 52

Type: **Non spécifié**

FPGA Altera : Modèle et outils de simulation » , Francois Corageou,

jeudi 24 juin 2010 14:15 (25 minutes)

Orateur: FRANCOIS CORAGEOU - LAPP, ANNECY

ID de Contribution: 53

Type: **Non spécifié**

Interface entre Catia et allegro pour l'intégration des cartes électroniques dans un système mécanique.

jeudi 24 juin 2010 14:40 (25 minutes)

Orateur: MARIE-LISE MERCIER, CHRISTOPHE INSA - LPC, CLERMONT

ID de Contribution: 54

Type: **Non spécifié**

outils CAO - table ronde

jeudi 24 juin 2010 15:05 (55 minutes)

Orateur: JEAN-PIERRE MAROLLEAU, CLAUDE COLLEDANI