

Programme des sessions

11-12 juin 2026



L'intégration des détecteurs semi-conducteurs

Session 1 : Intégration en accélérateur

IJCLab, Auditorium Joliot-Curie, bât. 100
15 rue Georges Clémenceau 91405 Orsay

jeu. 11 juin

14:00

Session 1 : Intégration en accélérateur

Session | Site: IJCLab, Auditorium Joliot-Curie, bât. 100, 15 rue Georges Clémenceau 91405 Orsay

14:00 - 14:20 **Intégration des modules pour ATLAS-ITk**

Orateur

Eric VIGEOLAS

14:20 - 14:40 **GRIT**

Orateur

Yann PEINAUD

14:40 - 15:00 **TBD**

15:00