

Pregramme des sessions

17-19 juin 2026

Assemblée Générale GDR DI2I

Circuits intégrés et DAQ

LPSC Grenoble , Amphithéâtre
53 avenue des Martyrs 38000 Grenoble

jeu. 18 juin

09:00

Circuits intégrés et DAQ

Session | Site: LPSC Grenoble , Amphithéâtre, 53 avenue des Martyrs 38000 Grenoble

09:00 – 09:15 **Electronique de Ricochet**

Orateur
Cyrille Guerin

09:20 – 09:35 **Détecteurs KIDs : Développement de chaîne d'acquisition**

Orateur
Julien Bounmy

09:40 – 09:55 **FemtoSynch**

Orateur
M. Daniel Charlet

10:00

16:15

Circuits intégrés et DAQ

Session | Site: LPSC Grenoble , Amphithéâtre, 53 avenue des Martyrs 38000 Grenoble

16:15 – 16:30 **SiPM and diamond front-end electronics made in LPSC**

Orateur
Christophe Hoarau

16:35 – 16:50 **Optimisation de l'inference de reseaux de neurone pour FPGA Xilinx-AMD.**

Orateur
M. Guillaume Maraninchi

17:00