

Pregramme des sessions

28–30 janv. 2026



Workshop on high throughput heterogeneous computing

Memory layout optimisation

IJC Lab, 100/0-MXX - Salle des Conseils
Laboratoire de Physique des 2 Infinis Irène Joliot Curie 15 Rue Georges Clemenceau 91400 Orsay France

jeu. 29 janvier

15:30

Memory layout optimisation

Session |

Site: IJC Lab, 100/0-MXX - Salle des Conseils, Laboratoire de Physique des 2 Infinis Irène Joliot Curie 15 Rue Georges Clemenceau 91400 Orsay France |

Responsables de session: Andrew Morris, Christina AGAPOPOULOU

15:30 – 16:00

Compile-time metaprogramming to adapt user-defined data structures to SoA and AoS layouts

Orateur

Adrien HENROT

16:00