

MINUTES DE REUNION**EEEMCaL_CR_2**

Date :	Vendredi 18 Octobre 2024
Heure :	10h00
Lieu :	Zoom

EN PRESENCE DE :

Julien	BETTANE	(IJCLab)	Présent
Christophe	DE LA TAILLE	(OMEGA)	
Clément	DELAFOSSE	(IJCLab)	
Pierrick	DINAUCOURT	(OMEGA)	
Frederic	DULUCQ	(OMEGA)	Présent
Pedro	DUMAS	(OMEGA)	Présent
Franck	GASTALDI	(LLR)	
Lida	KALIPOLITI	(CERN)	
Olivier	LE DORTZ	(LLR)	Présent
El Berni	MOWAFK	(OMEGA)	
Carlos	MUNOZ CAMACHO	(IJCLab)	Présent
Matthew	NGUYEN	(LLR)	Présent
Stepan	OBRAZTSOV	(LLR)	Présent
Damien	THIENPONT	(OMEGA)	

ORDRE DU JOUR :

- Discussion préparation CS IN2P3 du lundi 21 Octobre 2024
 - Préparation et avancement prototype @DESY
-

CS IN2P3 :

-
- Les slides ont été envoyés et sont disponibles sur l'Indico : <https://indico.in2p3.fr/event/33468/>
 - Ajouter 1 ou 2 slides sur la mécanique dans la présentation de Matthew
 - Quelques points soulevés comme le transfert de connaissances au niveau des ASICs (pour les différents sous-détecteurs)

Prototype :

-
- Les tests des cartes mercredi 16 Octobre ont révélé des problèmes
 - Carte des groupes de 4 SiPM (4x) : 1 sortie va sur 4 entrées de l'ASIC → cela crée un conflit entre les asservissements
 - Pierrick a tenté un bricolage à la main mais 2 cartes HS et 1 carte avec $\frac{3}{4}$ OK
 - o Option 1 : essayer de percer le PCB (8 trous par carte D= 0.6 mm)
 - o Option 2 : gratter le pad avant de mettre le connecteur, si le sous-traitant n'a pas encore câblé alors ce sera plus facile (Pierrick a demandé à l'entreprise) → confirmation normalement aujourd'hui et au pire on saura mardi lors de la réception à Omega
 - Pour l'option 1 → Voir avec Bernard Mathon (IJCLab)
 - Carte 16 //: 16 sorties regroupées vers une 1 entrée de l'ASIC et a priori ça devrait fonctionner
 - 16 indépendants : marchent bien
 - Alternative pour les cartes 4 SiPM (4x) : envoyer les PCBs plus tard en DHL à DESY (pour les avoir le 1^{er} Novembre)

- **POINT CRITIQUE : LE CABLAGE**
 - o Voir avec le LPNHE
 - o Voir avec JérémY d'IJCLab

Planning :

o Mardi 22 Octobre	Réception Oméga	Choix option 1 ou 2
o Mercredi 23 Octobre	Arrivée IJCLab + tests instru	
o Jeudi 24 Octobre	Tests instru + Montage mécanique	
o Vendredi 25 Octobre	Emballage	
o Dimanche 27 Octobre	Départ → Allemagne	

LED :

A modifier sur le précédent CR :

Pour les LEDs : **KCU External trigger input : LVCMOS 1.8V**

BEAM TEST @DESY (du 28 octobre au 11 novembre)

Configurations :

- 1 Carte PCB SiPM
- 1 version PCB 16 SiPM indépendants
- 1 version PCB 16 SiPM parallèles
- 1 version PCB 4 SiPM regroupés (x4)

ACTIONS A ENTREPRENDRE

Taches	Qui	Quand	Etat
Finalisation design PCB	Pierrick	30/09/24	OK
Commande des PCB avant fermeture Geslab	Frédéric	01/10/24	OK
Fabrication des PCB (2 semaines)	Sous-traitant	17/10/24	En cours
Envoyer les fichiers .brd à Olivier	Frédéric	18/10/2024	OK
Envoyer un fichier .dxf à Julien	Olivier	18/10/2024	OK
Se renseigner avec Bernard	Julien	18/10/2024	En cours
Voir avec le LPNHE pour le câblage	Carlos et/ou Olivier	18/10/2024	
Voir avec IJCLab pour le câblage	Carlos	18/10/2024	
Envoyer slides mécaniques à Matthew	Julien	18/10/2024	OK

PROCHAINES REUNION

Le 8 Novembre 2024 à 10h00 en zoom :

<https://ijclab.zoom.us/j/95136394837?pwd=5JE21PEFszDOzwKX94PkRJpaHarNzQ.1>