

CR réunion ZOOM TIIX du 30/05/2024

Présents :

IPHC: RS, GB **IP2I:** BN, XC, RB, LC

Actions du 16/05/2024 :

1. IPHC fera intégration des différents blocs (PADs, DAC, etc) dans le top → **X**
 - a. GB a présenté l'état actuel du niveau top fait pour le moment sous Virtuoso. Estimation de la surface disponible pour chaque bloc (voir slides).
 - b. Une estimation validée des surfaces des blocs périphériques sera faite ultérieurement sous Innovus.
 - c. Le pitch respectant la grille de routage est fixé à 41.44 um
 - d. Une discussion autour de la position sous la matrice des blocs digitaux par rapport au bloc DAC a eu lieu. Chaque proposition a des inconvénients et des avantages par rapport au nombre de fils, aux latences ainsi qu'au crosstalk.... Réflexion à faire pour décider de ces placements pour la prochaine réunion.
 - e. Se mettre d'accord sur les différents plans d'alimentation et les masses.
 - f. Validation des contraintes SDC du top entre LC et GB.
 - g. GB prépare les scripts pour le plan d'alimentation (un draft) et fera intégration des différents blocs SPI, etc. avec MK.
 - h. Le top est maintenant sur gitlab (main), vérifier si la simulation marche correctement.
 - i. XC a proposé le rajout d'un émulateur pour chaque EOC pour tester la partie digitale en dehors de la matrice. (Voir mail).
 - j. L'intégration du code Python dans UVM est fonctionnelle, il faut le rendre paramétrable maintenant.
2. IP2I vérifie en simulation la nouvelle description du top → **X**
 - a. A faire
3. Vérifier côté IP2I comment se connecter via Thinlinc aux machines de Strasbourg. → **X**
 - a. LC a essayé mais sans succès
4. Maciej prend contact avec BN et XC pour l'intégration du bloc SPI → **X**
 - a. A faire
5. Prévoir un meeting début septembre en présentielle
6. Contact entre XC et MK pour les cartes de tests à développer/acheter
7. Une simulation fonctionnelle de tout le chip n'étant pas nécessaire mais néanmoins il faut prévoir des simulations mixtes de quelques pixels pour valider en post layout toute la chaîne.

ACTION ITEMS:

1. GB fera une synthèse des périphériques pour avoir une estimation de l'espace occupé
2. Décision à faire pour le placement des DACs / EOC & digital sous matrice.
3. Validation des contraintes SDC du top entre LC et GB.
4. Paramétrer le banc de test sous UVM maintenant qu'il est fonctionnel.
5. GB prépare les scripts pour le plan d'alimentation (un draft) et fera intégration des différents blocs SPI, etc avec MK.
6. IP2I vérifie en simulation la nouvelle description du top
7. Confirmation du rajout de l'émulateur pour chaque EOC pour le test du mux.
8. Vérifier côté IP2I comment se connecter via Thinlinc aux machines de Strasbourg.
9. MK prend contact avec BN et XC pour l'intégration du bloc SPI.
10. Prévoir un meeting début septembre en présentielle
11. Contact entre XC et MK pour les cartes de tests à développer/acheter

Prochaine réunion le jeudi 13/06 à 14h30.