

CR réunion ZOOM TIIX du 18/04/2024

Présents :

IPHC: RS, MK

IP2I: BN, DC, XC, RB

INFN Frascati: ES

Actions du 04/04/2024 :

BN et LF ont eu un premier échange zoom pour commencer à travailler ensemble sur l'implémentation d'un banc de test de vérification UVM.

1. GB demande une description System verilog du TOP pour pouvoir démarrer l'implémentation. → **X**
 - a. À faire
2. IP2I doit vérifier si l'accès aux machines à l'IPHC pour LC, BN, XC est fonctionnel. → **V**
 - a. BN et XC confirment avoir accès à la machine sbgue15.
3. Interaction directe entre RS et LC pour l'avancement du bloc 8 pixels. → **X**
 - a. Comme LC est en vacance ce point est à continuer.
4. Maciej prend contact avec BN et XC, une fois disponible, pour pouvoir commencer l'implémentation des blocs périphériques. → **X**
 - a. À faire
5. RB confirme l'engagement de eDAQ pour les cartes. (Définir un slot à proposer au service eDAQ IP2I). → **V**
 - a. XC confirme l'engagement d'eDAQ à partir de septembre pour la conception des cartes.
 - b. Des échanges de IP2I avec Maciej sont prévus pour définir ensemble les spécifications du design des cartes.

ACTION ITEMS:

1. GB demande une première description System verilog du TOP pour pouvoir démarrer l'intégration.
2. Interaction directe entre RS et LC pour l'avancement ai niveau du bloc 8 pixels.
3. Maciej prend contact avec BN et XC pour pouvoir démarrer l'implémentation des blocs périphériques.
4. BN prend contact par mail avec FM pour avoir des suggestions sur comment réduire le temps de simulation avec Xcelium.

Prochaine réunion le jeudi 4/05 à 14h30.