

R&T FASTIME : Etude et Design d'une chaîne complète de mesure de temps de l'ordre de la ps de résolution en TSMC 130nm

mardi 11 juillet 2023 15:10 (20 minutes)

Orateur: M. DAHOUMANE, Mokrane (Institut de Physique des deux Infinis de Lyon (IP2I))

Classification de Session: WP 6 - Circuits intégrés et DAQ