|  |
| --- |
| Référence du document |
| LAPP-ELEC-GENE-CR-02.03.10 |

|  |
| --- |
| Service ou groupe et sous-groupe émetteur / Nom |
| Electronique |

**✍** Compte-rendu de Réunion

|  |  |
| --- | --- |
| o b j e t | Date réunion |
| **Compte Rendu Réunion de Service** | 02 Mars 2010  |
| rédacteur(s) | relu par |
| Guy Perrot | Julie Prast |
| visa validation |  | révision |  | confidentialité |  |

|  |  |
| --- | --- |
|  | participants |
| LAPP service électronique | Cyril, Guillaume, Jean, Jean-Marc, Nadia, Richard, Sébastien C, Sébastien V, Nico L, Renaud, Pierre Yves, Nicolas M, Julie, Nicolas DD, François, Arnaud, Guy |
| extérieurs |  |
|  | absents |
| LAPP | Alexandre |
| extérieurs |  |
|  | diffusion pour information |
| LAPP |  |
| extérieurs |  |

|  |  |
| --- | --- |
| description des pièces jointes |  |

|  |  |  |
| --- | --- | --- |
| **Résumé actions à réaliser** | **Qui** | **Délai** |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |

# Ordre du jour :

http://indico.in2p3.fr/conferenceDisplay.py?confId=2839

# Divers :

* Embauche d’un AI finalement via NOEMI. Arrivée le 1er Mai, orientation plutôt analogique. Il travaillera au départ pour VIRGO.
* 2 stagiaires IUT encadrés par S. Cap et Pierre Yves/Nicolas

1 stagiaire Polytech encadrée par Renaud.

* Nouveau matériel pour le dessoudage des composants PQFP jusqu’à 33mm de côté.
* Nouvelle version Cadence 16.3 installée. Beaucoup de changements, et Allegro 3D.
* Cyril prend en charge une présentation de 15 minutes sur le service électronique pour une classe de 3ème en visite au LAPP.

# Nouveau site WEB du Laboratoire :

 Le nouveau site WEB du LAPP devrait être mis en service pour le personnel du laboratoire autour du 15 Mars. Il respecte la charte graphique du CNRS.

Il y a une partie grand public et une partie réservée aux utilisateurs soit sur place ou par mot de passe depuis l’extérieur.

Les suggestions pour remplir la page du service sont les bienvenues.

On a évoqué liste de fournisseurs, liste de câbleurs, notes de François sur l’utilisation de la CAO.

# Ménage dans les comptes utilisateurs :

On a fait le tour des comptes utilisateurs des gens qui ne sont plus au LAPP. La plupart seront supprimés. Pour d’autres on souhaite conserver les données qui s’y trouvent.

# Bureaux :

Nécessité pour le service de trouver de la place : 1 nouveau permanent, 3 stagiaires. Des pistes sont évoquées, mais comme d’habitude le sujet est sensible.

# Tour de table des projets :

Nicolas L :

L’étape actuelle de Virgo est terminée pour lui. La prochaine est de travailler sur la carte DAC. Sur ATLAS sLHC conception d’une carte contrôleur ATCA et évaluation d’un microcontrôleur pour cette carte.

Pierre Yves :

Interlock ATLAS LHC terminé, documentation à finaliser. Pour les pots romains, la situation est en suspens à cause du nouveau planning LHC (2011?), mais ils sont prêts si l’occasion se présente de pouvoir les installer.

Upgrade ATLAS Inner detector, devis pour un harnais (services)

HESS installation début Mai.

Nicolas D :

ATLAS sLHC ROD : carte d’evaluation ROD à base de StratixIV. Conception et CAO de la carte au format ATCA.

Jean Marc :

CLIC contact avec le CERN service microélectronique pour utiliser le transceiver radhard GBT au labo.

Sebastien C :

Travail fini sur VIRGO.

A fabriqué avec Jean une face avant avec la graveuse. Le résultat est très correct mais pas de fabrication en quantité.

Jean :

Fabrication d’une enceinte thermostatée pour la caractérisation des Si PMs.

Sébastien V :

Rien à dire sur CTF3

Finir la production pour VIRGO qui est retardée par des pbs d’approvisionnement de composants.

Arnaud :

Nouvelle source laser et nouveau modulateur pour les photodiodes de VIRGO, aucun problème.

Guillaume :

Travail sur la DAQ Calice et le dialogue 8b/10b entre un FPGA Xilinx et un FPGA Altera.

Renaud :

MicroMegas R&D sur détecteur et PCB, préampli de charge shaper pour HARD ROC ou DIRAC.

ATLAS stagiaire pour étudier un ADC sigma delta générique pour le slow control.

Nadia :

Banc de caractérisation pour Si PM, partie optique LED. Table X-Y

POLAR modification de la partie trigger qui nécessite de réécrire le code VHDL.

Guy :

Suivi de l’upgrade ROD pour sLHC.

Résolutions des problèmes restant sur le Back-end d’ATLAS LAr.

Mise à jour de la documentation des outils Boundary Scan Testway, Cascon, Quadview.

Cyril :

Maintenance de LHCB

4ème ASU 32\*48 cm terminé. Un 5ème en fabrication. L’électronique fonctionne à part un bug dans l’électronique du LAL. Pbs de court-circuits dans les détecteurs qui nécessitent des cycles de cuisson pour être nettoyés.

Richard :

POLAR Circuit 64 voies, changements pour le trigger, le temps morts, la mémoire analogique. Beaucoup d’interrogations. Le chip devrait être fabriqué au 2ème semestre (fin de l’année).

Si PM se référer à Nadia et Jean

AMS soucis de CEM avec les tests effectués aux Pays-Bas.

Julie :

HESS préparation installation

MicroMegas préparation de la production

Nicolas M :

Services de l’upgrade sLHC pour le inner detector. Surtout du travail avec les mécaniciens pour l’intégration.

# Présentation technique :

Faute de temps, elle est reportée à la prochaine réunion de service.