

ANF "Bonnes pratiques issues des normes IPC pour la conception et la fiabilisation des PCB"

ID de Contribution: 16

Type: Non spécifié

## Architectures PCB HDI et intégrité des signaux

*jeudi 9 mars 2023 14:00 (1h 30m)*

**Orateur:** LEROUX, Sylvain (Jetware)