

Rappels

Gitlab IN2P3 : [in2p3-readout400/software](https://gitlab.in2p3.fr/readout400/software)

in2p3-readout400 > software

**software** 
Group ID: 12239  [Leave group](#)  

Subgroups and projects Shared projects Archived projects

Updated

	 p400-model  Maintainer Model of components implemented on the PCIe...	★ 2
	 p400-registry  Maintainer PYPi packages, RPM and factory firmwares	★ 3
	 p400-rpm-pyftdi  Wrapper around the PyFDTI python driver	★ 1
	 p400-rw  Maintainer Read and write functions to access components ...	★ 2
	 p400-therma  Python model for Therma400	★ 0
	 p400-tpl  Maintainer Template project for a PYPi package	★ 3

Cf Training Bordeaux

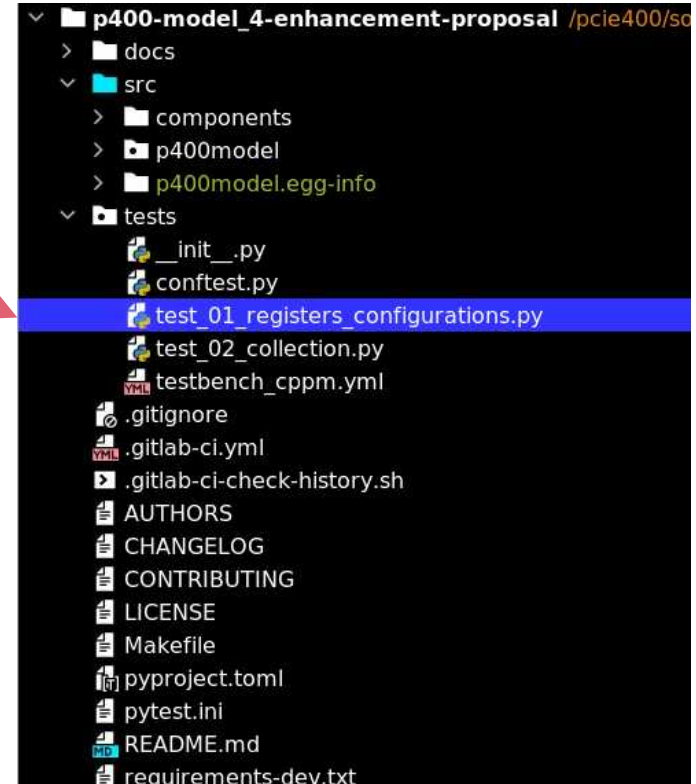
p400-model : Enhancement Proposal

Référenciel :

- Formalisme de description des registres
- Diagramme sommaire des classes

Tests unitaires des fichiers *register_configuration*

- Les fichiers csv sont dans le dossier :
 - ▶ src/p400model/register_configuration
- 24 tests unitaires pour vérifier la cohérence des fichiers csv
- **Note :** Utiliser séparateur ';' au lieu de ',' pour éviter les les décalages à l'import des CSV avec python



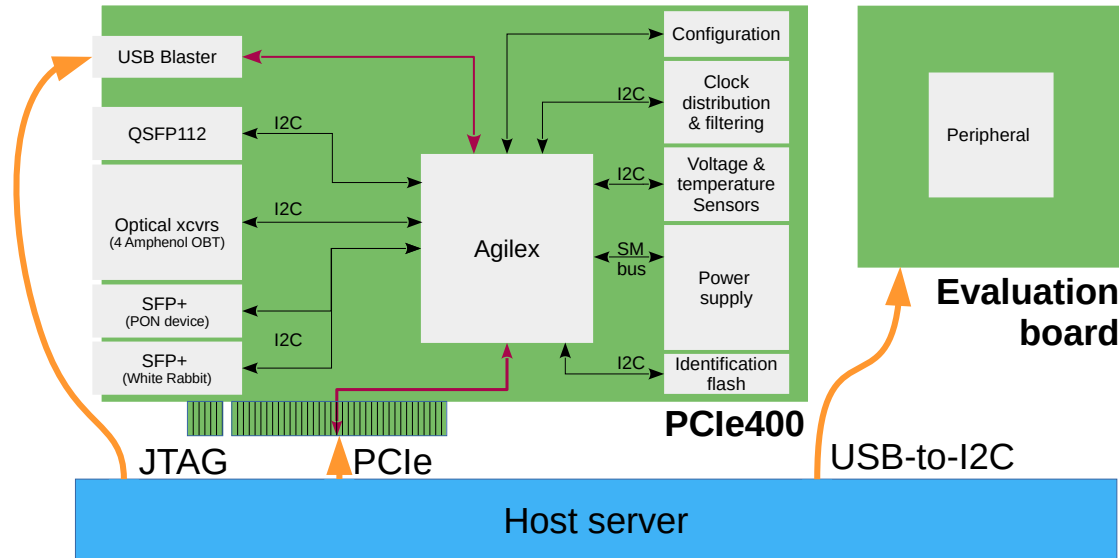
P400-rw : Bus d'accès

Idée de principe :

- Variable d'environnement pour choisir un bus de communication

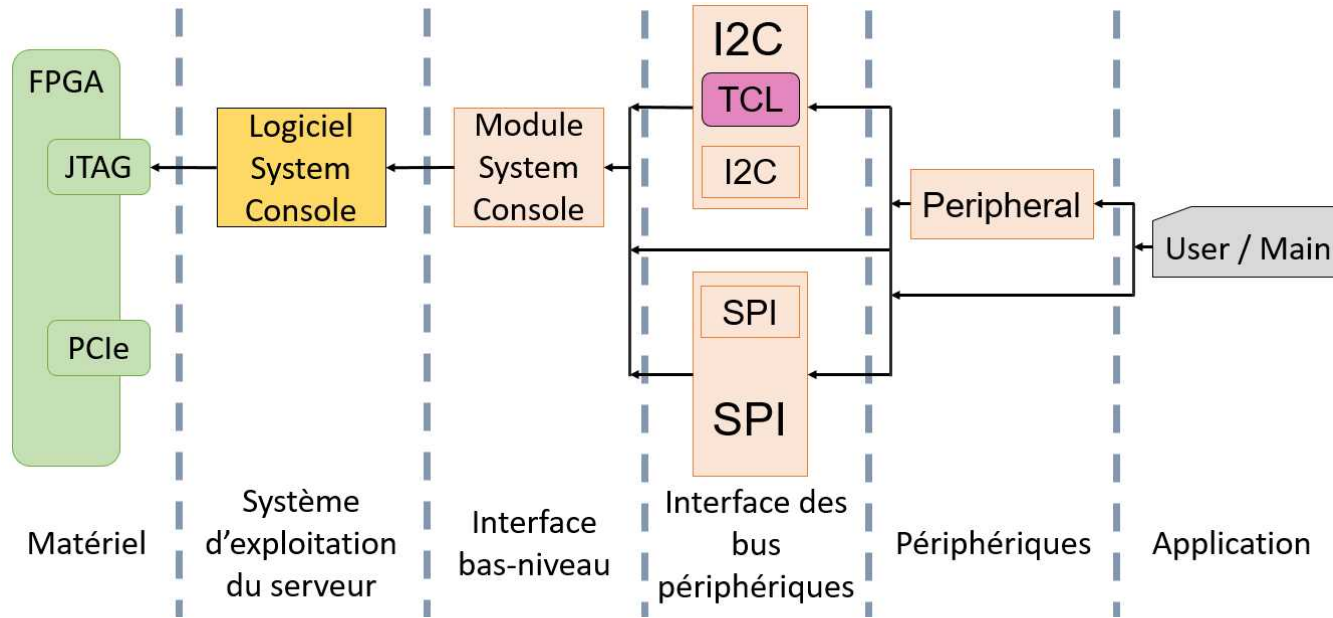
Setup de test :

- Carte d'évaluation de composant + câble FTDI : OK
- Devkit FPGA Intel PCIe * (JTAG + PCIe) : Disponible CERN et CPPM(?)
 - MAX31730 (I2C)
- Carte Idrogen (JTAG) : Disponible IJClab
 - LMK04821 (SPI)



* (ref AGIB027R29A1E2VR3 Rev B0 F & R-Tile)

P400-rw : Câble JTAG



Source Baptiste Lefèvre

P400-rw : PCIe

Projet PCIe « standalone » Paolo : <https://gitlab.cern.ch/lhcb-daq40/lhcb-daq40-firmware>

- Réunion dédiée du 24/04/2023 <https://indico.in2p3.fr/event/29980/>

