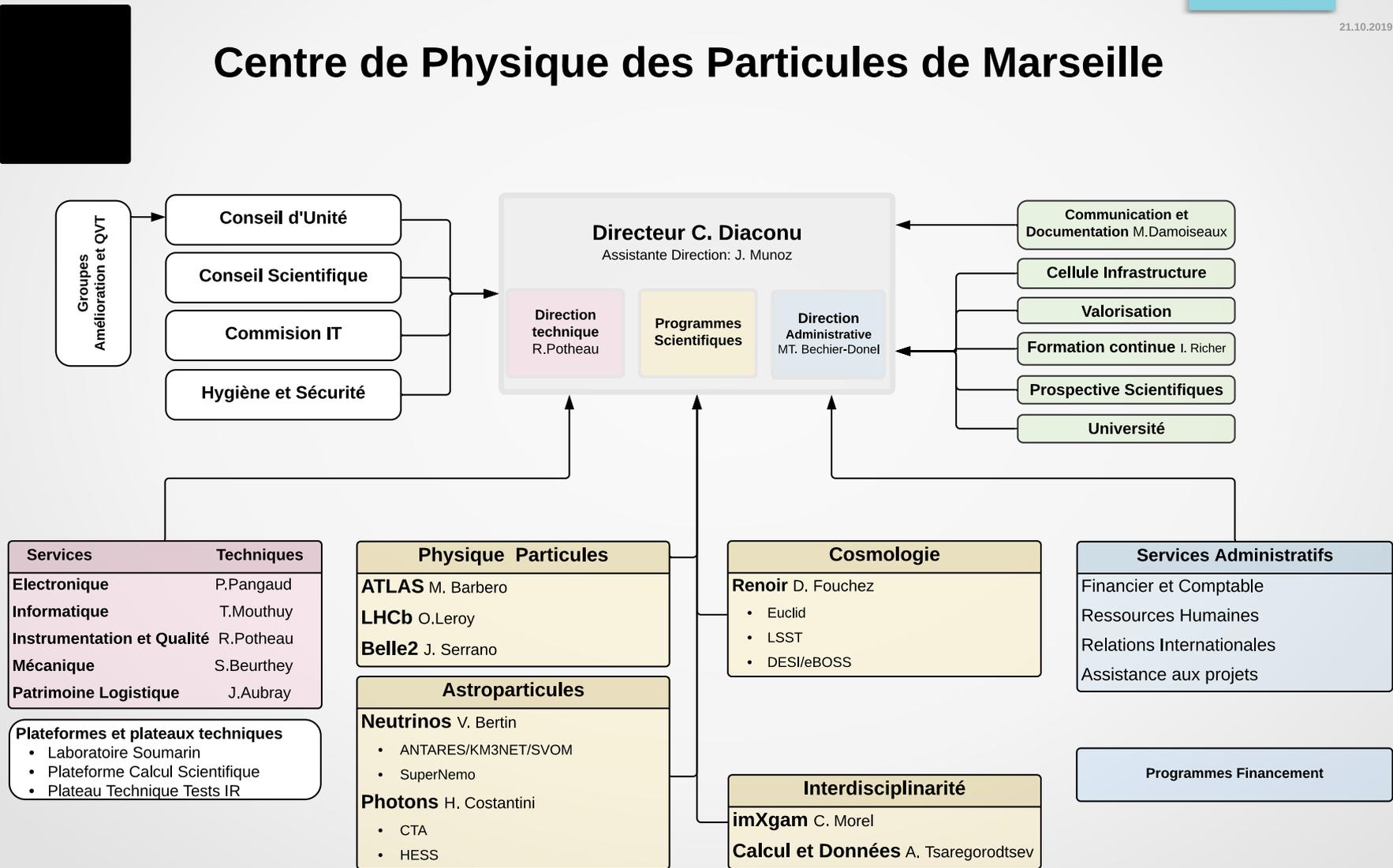


# Réunion des responsables de service *Octobre 2019*

21.10.2019

## Centre de Physique des Particules de Marseille



# Réunion des responsables de service

## Service informatique du CPPM

- Exploitation
- Nœud de grille/cloud/HPC/GPU
- Supports à la physique
- Informatique Instrumentale

# Exploitation

- Actuellement 2.8 FTE (AB, AR, JMS)
- Parc hétérogène
- Grande volumétrie
- 30 interv./jour

	Linux	Mac	Windows	TOTAL
Fixes	119	3	72	194
Portables	68	64	123	255
Serveurs	75	0	15	90
Grille	138	0	0	108
DEC	30	0	0	30
Virtuelles	7	0	1	8
Imprim.				13
<i>Stockage</i>	<i>labo</i>	830 TO		
	<i>Grille</i>	2.5 PO		
	<i>DEC</i>	300 TO		

- Passage réseau interne en 10 Gbps
- Passage réseau interne grille en 100 Gbps

**NEW**

**EN COURS**

# Grille – Cloud – DEC

- **Grille:** 95 serveurs WN - 3000 threads  
18 serveurs disque - 2.5 PO  
Quelques machines de service  
Compétences en ArcCE, Condor, Puppet
- **M3AMU** → 5000 threads, 4 PO **NEW**  
Cloud AMU → Openstack  
**Personnel : 1.5 FTE (CC + EK)**
- **DEC:** machine HPC de 28 serveurs + 1 maitre + 1 Srv séparé  
1568 threads, 15 TO mémoire, InfiniBand+10Gbps  
**Personnel : 0.1 FTE (AR)** **NEW**
- **GPU :** 5 serveurs GPU (ImXgam et Renoir) **NEW**

# Supports informatiques

- Actuellement : 6.4 FTE (JB, FC, EK, SK, ELG, AT, JB)
  - Arrivée 1/12/2018 de JZ **NEW**
- Dédiés à un groupe de physique
  - Permet de prendre des responsabilités dans les groupes → valorisation de leur carrière
  - Bascule lente vers du « management » de projet
- Compétences variées
  - Développement, simulation, calcul scientifique,...
  - Conseils aux groupes selon les problématiques

# Informatique Instrumentale

- Personnel : 7 FTE (MA, WA, LG, DH, JH, DL, ChM)
  - Départs à la retraite de PYD → Noemi fructueuse LG **NEW**
  - Arrivée de WA sur poste FAC **NEW**
  - Futur départ de MA et WA
- Différents projets : Antares/KM3, SVOM, CTA, Atlas, LHCb, Euclid
- Plus uniquement TR (programmation matériel - drivers), mais développement contraint (communications, rapidité, synchro...)
- Deux approches:
  - FPGA
  - Liaisons ethernet haut débit (Off shelf)
- Dans certains cas, relations proches avec les électroniciens