

# Réunion Pôle ITT

## 19.10.2018


- budget
- admission de nouveaux membres
- proposition de projet (DATI, Magali), 15'
- nouvelles Go-HEP (Sébastien), 15'
- état d'avancement du projet OpenCL sur FPGA (Bogdan), 15'
- proposition de projet R&D avec nœuds communicants LoRa (Laurent), 15'
- divers

# Budget

- exercice 2018 : **3,000 €** - 125.13 € (7 commandes) = **2,874.87 €**
- besoins pour 2019 ?
- achat de (petit) matériel
- financement missions

AJALTOUNI	ZIAD
BINET	SEBASTIEN
BLANCHARD	GUILLAUME
BONNARD	JONATHAN
BONNET	DOMINIQUE
BRETON	Vincent
BUSATO	EMMANUEL
CHANAL	HERVE
CHANDEZ	FREDERIC
CHEVALEYRE	JEAN-CLAUDE
CROCHET	PHILIPPE
FALVARD	Alain
GALPIER	CYRIL
GASQ	CHRISTINE
JAMMES	FABRICE
JOLY	BAPTISTE
JOUVE	FREDERIC
MALLET	THIERRY
MANEN	SAMUEL
MONTE	GREGORY
PERRIN	Hugues
PILLET	NICOLAS
PUECH	GABRIEL
ROYER	LAURENT
SAHUC	ERIC
SARRAMIA	DAVID
VANDAELE	RICHARD
VERT	PIERRE-ETIENNE
VIALA	AGNES
VULPESCU	BOGDAN

30 membres, 15 juin 2017



le 19 octobre 2018

+ Magali MAGNE (électronique)  
(proposition de projet DATI)

+ Jean-Paul WRZESNIEWSKI (informatique)  
(projet BB130)

- proposition de projet (DATI, Magali), 15'
- nouvelles Go-HEP (Sébastien), 15'
- état d'avancement du projet OpenCL sur FPGA (Bogdan), 15'
- proposition de projet R&D avec nœuds communicants LoRa (Laurent), 15'