

Demande de formation, stages Cadence, pour l'IAO-CAO électronique en 2009

Code stage	LABO	Correspondant Formation	NOM stagiaire	INTITULE DU STAGE	Priorité de la demande du labo	"Prioritaire" (selon quota et 1er demandes)	Nb jours	Stricte impossibilité de 1er semestre	Calendrier Velizy	Total jours demandés	Total jours accordés
86046 & 86	LAPP Anncy	drancourt@lapp.in	CAP Sébastien Mr	Allegro PCB SI Foundations	1	prioritaire	2		15-16 Jan / 26-27 Mar / 4-5 Jun		
86024 & 86	LAPP Anncy	drancourt@lapp.in	POULIER Pierre Mr	Allegro PCB Editor	2	prioritaire	5		26-30 Jan / 16-20 Mar / 22-26 Jun		
86072	LAPP Anncy	drancourt@lapp.in	LETENDRE Nicolas	High Speed PCB Design for Signal Integrity + Minimising EMI	3	prioritaire	5		16-20 Feb / 15-19 Jun		
86046 & 86	LAPP Anncy	drancourt@lapp.in	DAVID Pierre-Yves	Allegro PCB SI Foundations	4	prioritaire	2		15-16 Jan / 26-27 Mar / 4-5 Jun		
84441	LAPP Anncy	drancourt@lapp.in	GAGLIONE Renaud Mr	Encounter RTL Compiler	5	prioritaire	2		28-29 Jan / 23-24 Mar / 8-9 Jun		
86081	LAPP Anncy	drancourt@lapp.in	POULIER Pierre Mr	Allegro High Speed Constraint Management	6		2		13-14 Jan / 24-25 Mar / 2-3 Jun		
86046 & 86	LAPP Anncy	drancourt@lapp.in	POULIER Pierre Mr	Allegro PCB SI Foundations	7		2		15-16 Jan / 26-27 Mar / 4-5 Jun		
86096VC	LAPP Anncy	drancourt@lapp.in	DRANCOURT Cyril Mr	SPB 16.1 update (Concept-Allegro)	8		2		2-3 Feb / 30-31 Mar / 29-30 Jun	22	16