

Journée thématique du Réseau Semi-conducteurs - Fabrication de détecteurs semi-conducteurs

mercredi 14 juin 2017

Déjeuner - Posters - Amphi G. Charpak (12:15 - 13:30)

time	[id] title	presenter
12:15	[17] Simulation and design of a novel 3D SPAD pixel in CMOS FDSOI technology	M. CALMON, Francis
12:30	[18] 3D Silicon Coincidence Avalanche Detector (3D-SiCAD): preliminary results on charged particle detection	M. CALMON, Francis
12:45	[19] OBJ Fabrication de détecteurs silicium	Mlle TORRENTO, Ana