

## Session posters

ANNAGREBAH	AMINA	CRNOTIC 2, a multi-phase detector VRO TDC for CMS MG-RPC
BAUDIN	DAVID	Total Ionizing Dose measurements of Charge Sensitive Amplifier in 0.18 $\mu\text{m}$ technology
BLIN	SYLVIE	PHOTOROC ASIC
CHEN	Si	Amplificateur bas bruit à faible dérive de gain en technologie BiCMOS AMS SiGe 350nm
DEGERLI	YAVUZ	Capteurs HV-CMOS haute résolution temporelle
DROUET	SEBASTIEN	TEPIC: a High resolution TDC for FRACAS experiment.
GARCI	Maroua	Design of an all digital PLL for deep-sub-micron ASIC
GEVIN	OLIVIER	ASTRE : Asic with Switched Capacitor Array (SCA) and Trigger for detector Readout Electronics hardened against SEL
HEYMES	JULIAN	Capteur monolithique pixelisé pour la détection beta+ dans un environnement très contraint : le cerveau
HU	CHRISTINE	New Developments of CPS for the CBM-MVD
KACHEL	MACIEJ	Depleted MAPS design and applications
LUNGH	TOMMASO	TDC in integrated quantum photonics
MAMEN	SAMUEL	FEERIC
MARTIN-CHASSARD	GISELE	Catiroc : charge and time integrated readout chip
PANGAUD	Patrick	activités microélectroniques au CPPM
PILLET	NICOLAS	Projet BB130
PRELE	DAMIEN	Tests en dose jusqu'à 100 krad sur AMS 0.35 SiGe
SEFRI	Rachid	A Multi-channel High-Precision CMOS Time-to-Digital Converter for Medical Imaging Systems
SOULIER	ALEXANDRE	XTRACT
VANDAELE	RICHARD	FATALIC
ZHAO	RUIGUANG	CMOS pixel sensors with on-chip Neural Network algorithm