

SOCLE Decembre 2008

lundi 8 décembre 2008

Trajectographes gazeux et silicium - Auditorium (14:00 - 17:00)

time	[id] title	presenter
14:00	[22] Review of the SiLC activities	Dr CIOBANU, Catalin
14:50	[23] Systeme de tests en faisceau pour	DAVID, Jacques
15:10	[25] Simulation studies	CHARPY, alexandre
15:30	break	
16:00	[24] New 88-channel chip in CMOS 130nm technology	Mlle PHAM, Huong
16:25	[26] Tests en faisceaux a DESY/EUDET du grand prototype de TPC Micromegas	M. COLAS, Paul